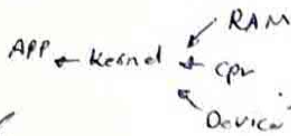


سیستم‌ها و زیرسیستم‌های رابط بین کاربر و سیستم، نقش مهمی در استفاده از سخت‌افزار و اجزای برنامه‌های کاربردی با مدیریت منابع سیستم دارند.



سیستم + CPU, RAM + ...

نقشه و بخش‌ها از سیستم‌ها است که با منابع سخت‌افزاری و منابع نرم‌افزاری ارتباط برقرار می‌کند.

انواع سیستم‌ها و ...

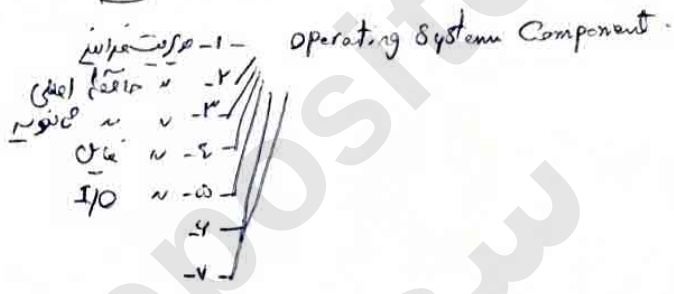
انواع سیستم‌ها و ...

Time sharing (اشتراک زمانی)

توزیع شده و مجتمع کردن سیستم‌ها تحت کنترل‌های غیرمستقیم از طریق یک شبکه محلی یا شبکه WAN/CLK/CPU/Device

Deadline و ...

اجزای سیستم رده‌های کامپیوتر



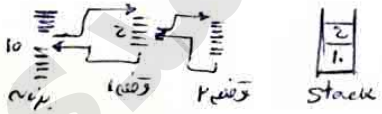
Program Status Word (PSW) Patch/decode/exe Register

له‌های و مدیریت دستورات و حافظه

Process order/CLK, disable/enable interrupts

Interrupt و ...

Signal



Overflow, divide by zero, ...

Context Switch و ...

System call و ...

CPU process : برنامه IO
 CPU waiting : CPU در حال انتظار برای دریافت داده از دستگاه IO
 Interrupt IO : CPU متوجه می‌شود که دستگاه IO داده‌ای دارد و به CPU اطلاع می‌دهد
 DMA IO : انتقال داده مستقیم از دستگاه IO به حافظه بدون دخالت CPU

حقیقت - IO ، ورودی و خروجی دستگاه است و کار می تواند تمام اجزای دستگاه را از طریق CPU و $Memory$ به هم وصل کند (تولکاتیک است) $Memory$ و IO کار می کنند و می توانند به هم وصل شوند و می توانند به هم وصل شوند (Key Base/Unit)

Thread - Process

پردازنده (processor) : برنامه درون اجرا / گذرگاه CPU : خروجی بیشتر از این صنف درام نامور / گذرگاه I/O : گذرگاه I/O

PCB : process control block : هر فرایندی دارد که شامل تمام اطلاعات مورد نیاز CPU در مورد process است.
 که ۱- صحت بررسی : اجرا / آماده / انتظار

PG - Y

CPU Scheduling - 1

Memory Mang.. - 8

Accounting - a

ie status - 4

CPI Regs -v

17

pu

atch

→ Running

start

acked Ble

waiting

CPD 434

Session time

انشاء، زياد، عبداللہ مراد

۵۴ تا ۵۵ نون مضمون

د مغوا ۳۰ یرم ۳۰

مستقرات من

1. $\mu_{\text{net}} = 0$

1761- Ben

—

فروع و مسائل از (۱) تا (۵)

۵۰۰ طاقچه

185

1.4

۱۸۳

عقل و دین و عرفان و ایمان

وایز هلق، خراسان، سیفورا
فی توند آن اصرانور

Age Group	Percentage
18-24	~12%
25-34	~35%
35-44	~28%
45-54	~22%
55-64	~18%
65-74	~15%
75-84	~10%
85+	~5%

زمانی که (پردازنده) به برنامه دسترسی است / روی کارایی سیستم اثر می‌گذارد / برنامه‌ها می‌توانند به صورت موازی اجرا شوند.

New-Ready

Blocked-Ready (Swapping)

زمانی که برنامه در حالت بلوکه است و می‌تواند به اجرای خود ادامه دهد.

زمانی که برنامه در حالت آماده‌به‌کار است و می‌تواند به اجرای خود ادامه دهد.

انتقال از RAM به HDD و برعکس را گوییم.

Dispatching (توزیع شدن) / انتقال از proc به ready / Short Term sch انتخاب کرده است.

Context Switch

Change To User mode

Jump to pc

Thread: قسمتی از برنامه که می‌تواند به کارهای خود ادامه دهد و برای هر برنامه یک یا چند Thread وجود دارد.

Code data files
registers stack

Code data Files
Reg Stack Reg Stack Reg Stack

Thread

Thread₁ Thread₂ Thread₃

Thread: قسمتی از برنامه که می‌تواند به کارهای خود ادامه دهد و برای هر برنامه یک یا چند Thread وجود دارد.

1- این فرآیند یک Thread است.

2- این فرآیند یک Thread است.

3- این فرآیند یک Thread است.

4- این فرآیند یک Thread است.

تبدیل Thread به فرآیند و برعکس است / هر Thread یک Stack دارد. منابع / فایل‌ها مشترک اند. تغییر بین Thread مربوط به فرآیندهای متفاوت است. Context Switch بین Thread می‌شود.

Thread: قسمتی از برنامه که می‌تواند به کارهای خود ادامه دهد و برای هر برنامه یک یا چند Thread وجود دارد.

CS: Context Switch / هر Thread یک CS دارد.

CS: Context Switch / هر Thread یک CS دارد.

CS: Context Switch / هر Thread یک CS دارد.

Context Switch = CS

Fault: خطای سیستمی که می‌تواند به کارهای خود ادامه دهد و برای هر برنامه یک یا چند Thread وجود دارد.

CS: Context Switch / هر Thread یک CS دارد.

تاریخ: ۱۳۹۸/۰۵/۰۵

Preventive: اقداماتی که بتواند توسط مسئولین یا به صورت ready به وجود

$\sim \sim \sim \sim$ non-preemptive
to (8) photo

اللہ رب العالمین

• RR و GR فکس و بی بی، بی بی و بی بی

shortest process Next

Shortest Job First

shortest Remaining Time

Hiest Response Ratio Next

Multi Level Feedback Queue.

1. است (یعنی خبری است) Features

۳- برای غنی‌تر کردن بزرگ کجتر از نواته است.
۴- سبب از سبب‌ها چون بی‌بازرگانی و ناهنجاری‌ها در پهنای شیار.

ready $\rightarrow$ Running

$$\text{OR } \frac{\sum (x_i - \bar{x})^2}{N}$$

LCFS / غیر انیزوی کربن / اونیسیس / کربن

مهم‌ترین هدف در عمران، صورت برای دریافت دوباره CPU به اندک‌ترین صفت و روش.

۲- درستی ندارد

۴۔ مدرسہ زانی گوناہ آوان کلاسی نکل (ہم زبان عربی و فارسی)

من المسلمون في تلك الأوقات

کائنات پر نور

1/D SJF و سرانجام کوتاه مدت میسر شود ولی صرف بهای است.

- Features
- 1- انحصاری (عینه نری)
 - 2- starvation برای سرانجام نرسد دارد
 - 3- متناهی زمان انتظار میسر شود
 - 4- برای همه اشکال زمانی مناسب نیست

SRT / E SJF عینه نری است.
سرانجام کوچک و در صورتی که سرانجام جاری عینه نری شود.

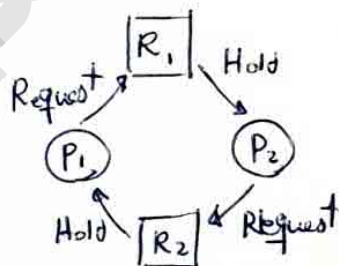
- Features
- 1- انحصاری نیست (NP)
 - 2- starvation دارد
 - 3- زمان کلی کمتر از SJF است.

عینه نری و بن بست

بن بست و مسدود بودن دائمی فرآیندهای از سرانجام که برای دستیابی به منبع سیستم رقابت می کنند و این مسدود بودن نامرئی که در عملیات حقوقی امکان ای انجام دهد از دست می یابد.

شرط بن بست
با 5 شرط که با هم اثر می کنند بن بست رخ نخواهد داد

- 1- نگه داری و انتظار (Hold & wait) و دسترسی منابع و منتظر منابع است که از دست
- 2- عینه نری بودن (Non-preemptive)
- 3- انحصار متقابل (Mutual Exclusion) و در هر لحظه تنها یک فرآیند می تواند منبعی را بگیرد منبع مشترک نداریم
- 4- انتظار حصری و منتظر منابع است که توسط process دیگری Hold شده و آن را در نهایت نلکه خواهد



نمی یابد و سرانجام Hold کنند Resource ای را می خواهند که در اختیار process اول است
نکته: شرط 4 در هر شرطی هم رعایت است.

بستن منبع از روی نرسد به منبع

- 1- اگر چه منابع بن بست نداریم / اگر چه منابع در دسترس است و خود بن بست داریم بن بست نیست.
- 2- اگر n فرآیند و m منبع باشد اگر $\sum_{i=1}^n request_i < n + m$ بن بست نداریم.

روش های پیشگیری بن بست

- 1- prevention پیشگیری و کاری کنیم که از شرط بن بست دور شویم (اطلاعی)
- 2- Avoidance اجتناب و درخواست هایی که باعث بن بست شود را انجام ندهیم (در جریان)
- 3- Detection کشف بن بست و اگر وقتی توسط 55 اجرا شود انتظار حصری را بیاورد.

در توجیه خوب اندک برد فزاینده ها
در در کردن دستوری ها
یا شایسته

نگارنداری و اشتغال و خرابی را به طور کلی منابع مورد نیازش را میباید درخواست کنند و تا جایی منابع به او داده نشود
خراشی Block شود

عقب ای و اگر فزاینده منابعی در اختیار دارد درخواست منبع جدید را در اول جدولی منابع در اختیار بگیرد
بعد منابع قبلی + جدید رو بهایی می ریم (البته باید درخواست کنند)

اشغال و خرابی و منابع به order بده و آن خرابی منبع یا شماره بالاتر درخواست بده اگر ممکن تر را
خواست ابتدا قبلی ها را بگیرد بعد منبع جدید را بدهد

باید اینده را بشناسیم

۱- معرفی خرابی که ممکن درخواست عیاش باعث می شود
۲- عیاش به منبع به درخواست های منبع ایمانی از طرف خرابی که با این تخصیص ممکن است
منجر به بن بست شود (الگوریتم پاندران)

در توجیه

- موردیست ها:
- ۱- تدارک منابع باید ثابت باشد
 - ۲- خرابی که منبعی در اختیار دارد نمی تواند خارج شود
 - ۳- در حالت منابع مورد نیاز باید از قبل معلوم باشد
 - ۴- خرابی های مورد نیاز باید متعلق باشد
- امتیاز و تخصیص کردن لازم نیست (البته خلاف گفت)

حالت این و حالت از آن در عمل یک ترتیب از فزاینده ها جدولی ایجاد می شود می تواند اجرا شود
در توجیه و وضعیت بن بست

فصل پنجم و هفتم

هم‌زمانی (Synchronize) : ترتیب انجام کارها باید رعایت شود.
 شرایط رقابتی (Race Condition) : شرایطی که در آن دو یا چند فرآیند به اشتراک منابع را به صورت هم‌زمانی.
 منابع رقابتی (Critical Resource) : منابعی که shared نشود و باید به صورت هم‌زمانی.
 بخش رقابتی (Critical Section) : قسمتی از کد برنامه که در آن منابع به اشتراک استفاده می‌شوند.
 گرسنگی (Starvation) : زمانی که فرآیند به دراز مدت منتظر دسترسی به منابع می‌ماند و به اشتراک نمی‌رسد.

InterLeave : زمانی که دو فرآیند به اشتراک منابع را به صورت هم‌زمانی.
 while (condition) : زمانی که فرآیند به دراز مدت منتظر دسترسی به منابع می‌ماند و به اشتراک نمی‌رسد.
 Switch : زمانی که دو فرآیند به اشتراک منابع را به صورت هم‌زمانی.

شرایط برای هم‌زمانی و ترتیب :
 ۱- Mutual Exclusion : در هر لحظه تنها یک فرآیند باید به اشتراک منابع را به صورت هم‌زمانی.
 ۲- Progress : اگر فرآیندی در حالت اجرای دستور است باید به اشتراک منابع را به صورت هم‌زمانی.
 ۳- Bounded Waiting : مدت انتظار برای دسترسی به اشتراک منابع محدود باشد و به اشتراک منابع را به صورت هم‌زمانی.
 به مدت زمان مشخصی منتظر ماندن : به اشتراک منابع را به صورت هم‌زمانی.

- ۱- نرم‌افزاری
- ۲- با حمایت سخت‌افزاری (دستورهای خاص CPU)
- ۳- به وسیله سیستم عامل (غیر از سیستم عامل)
- ۴- به وسیله زبان برنامه‌نویسی (کامپایلر)

روش دیگر نرم‌افزاری

الگوریتم دیگر - مستقیماً توسط برنامه‌ها استفاده شده و وجود حافظه اشتراکی ضروری است.
 از زمان سخت‌افزار به سیستم عامل زبان‌های برنامه‌نویسی حمایت می‌کنند.

Decker Algorithms

روش اول	روش دوم	روش سوم	روش چهارم
<pre> 1 P0() 2 while (true) 3 while (turn != 0) 4 CS(); 5 turn = 1; 6 nCS(); 7 }</pre>	<pre> 1 P0 (Void) 2 while (true) 3 while (flag[1]) 4 flag[1] = true; 5 CS(); 6 flag[1] = false; 7 nCS(); 8 }</pre>	<pre> 1 P (Void) 2 while (true) 3 flag[i] = true; 4 while (flag[i]) 5 flag[i] = false; 6 delay(); 7 flag[i] = true; 8 } 9 CS(); 10 flag[i] = false; 11 nCS(); 12 }</pre>	<pre> P0 (Void) while (true) flag[i] = true; while (flag[i]) P (turn == 1) flag[i] = false; while (turn == 1) do flag[i] = true; CS(); turn = 1; flag[i] = false; nCS(); }</pre>
Progress داریم چون P₁ اگر شروع کند خط ۵ نمی‌بیند و P₀ را اجرا می‌کند. Mutual داریم اگر فرآیند P₀ در خط ۵ باشد و P₁ بخواهد وارد شود در خط ۵ متوقف می‌شود. Bounded داریم چون P₀ هر بار که خط ۵ را می‌بیند و P₁ هم همین کار را می‌کند هیچ‌کس نمی‌تواند وارد شود. Bound نداریم P₀ را می‌تواند به مدت نامتناهی در خط ۵ بماند. Mutual نداریم CS() و nCS() می‌تواند به مدت نامتناهی اجرا شود.	Mutual داریم چون P₀ و P₁ هر دو در خط ۵ نمی‌توانند به اشتراک منابع را به صورت هم‌زمانی. Bounded نداریم چون P₀ و P₁ هر دو می‌توانند به مدت نامتناهی در خط ۵ بمانند. Mutual نداریم چون P₀ و P₁ هر دو می‌توانند به مدت نامتناهی در خط ۵ بمانند. Bounded نداریم چون P₀ و P₁ هر دو می‌توانند به مدت نامتناهی در خط ۵ بمانند.	Mutual داریم چون P₀ و P₁ هر دو در خط ۵ نمی‌توانند به اشتراک منابع را به صورت هم‌زمانی. Bounded نداریم چون P₀ و P₁ هر دو می‌توانند به مدت نامتناهی در خط ۵ بمانند. Mutual نداریم چون P₀ و P₁ هر دو می‌توانند به مدت نامتناهی در خط ۵ بمانند. Bounded نداریم چون P₀ و P₁ هر دو می‌توانند به مدت نامتناهی در خط ۵ بمانند.	Mutual داریم چون P₀ و P₁ هر دو در خط ۵ نمی‌توانند به اشتراک منابع را به صورت هم‌زمانی. Bounded نداریم چون P₀ و P₁ هر دو می‌توانند به مدت نامتناهی در خط ۵ بمانند. Mutual نداریم چون P₀ و P₁ هر دو می‌توانند به مدت نامتناهی در خط ۵ بمانند. Bounded نداریم چون P₀ و P₁ هر دو می‌توانند به مدت نامتناهی در خط ۵ بمانند.

Brite Decker Try

Proc	Mutual ex	Progress	Bounded ex
1	✓	✗	✓
2	✗	✓	✓
3	✗	✓	✓
4	✗	✓	✓
5	✓	✓	✓

```

P0() {
  while(true) {
    flag[0] = true;
    turn = 0;
    while(turn == 0 && flag[0]);
    CS();
    flag[0] = false;
    ACS();
  }
}
    
```

و Peterson's

تعیین الگوریتم های Peterson و Decker
 ۱- هر پروسس در داخل حلقه ای قرار می گیرد تا این که می تواند به CS برسد.
 ۲- هر پروسس پس از اتمام کارش، flag خود را False می کند و در حلقه while منتظر می ماند تا نوبت آن به او برسد.

نیازمند نیست CPU است که سرش داریم.
 ۱- وقتی را غیر فعال کنیم (یا دستور اعلان)
 ۲- دستور اعلان TSL
 ۳- SWAP
 Context Switch
 Critical Section
 در Multiprocessor ها کاربر داریم
 در دستوری نداریم

struct Semaphore

```

{
  int Count;
  queue Queue;
}
    
```

برای دسترسی به منابع مشترک
 شمارش تعداد Wakeup های که
 صف انتظار برای منابع مشترک شده

wait: یک واحد از شماره مشترک کم می شود و اگر به صفر رسید، پروسس در صف انتظار قرار می گیرد.
 Signal: افزایش واحد به شماره و اگر صف انتظار خالی باشد، پروسس را از صف انتظار خارج می کند.

Wait(Semaphore s)

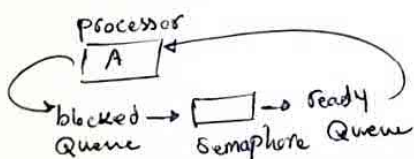
```

{
  S.Count = S.Count - 1;
  if (S.Count < 0)
  {
    place this process in Queue;
    block this process;
  }
}
    
```

Signal(Semaphore s)

```

{
  S.Count = S.Count + 1;
  if (S.Count <= 0)
  {
    remove the process from S.Queue;
    place this process in ready queue;
  }
}
    
```



Wait: اگر Count منفی شود، پروسس را در صف انتظار قرار می دهیم.
 Signal: اگر Count مثبت شود، پروسس را از صف انتظار خارج می کنیم.

نوع Semaphore > حاوی آرایه‌ای از صف FIFO است.
 صف آرایه‌ای از صف FIFO است.
 صف آرایه‌ای از صف FIFO است.

مثال: دو فرایند P1 و P2 به S1 و S2 دسترسی دارند.
 P1: S1, S2, S1, S2, S1, S2
 P2: S1, S2, S1, S2, S1, S2

mutex: آرایه‌ای از صف FIFO است.
 full: آرایه‌ای از صف FIFO است.
 empty: آرایه‌ای از صف FIFO است.

```

Producers()
{
    int item;
    while(true)
    {
        item = produce();
        wait(empty);
        wait(mutex);
        insert(item); // CS
        signal(mutex);
        signal(full);
    }
}
    
```

```

Consumer()
{
    int item;
    while(true)
    {
        wait(full);
        wait(mutex);
        item.remove();
        signal(mutex);
        signal(empty);
    }
}
    
```

مسئله غذا خوردن فیلسوفها

مسئله غذا خوردن فیلسوفها: هر یک از ۵ فیلسوف در یک میز نشسته‌اند و در برابر خود یک چنگال قرار دارد.

```

Semaphore room = 4;
Semaphore fork[5] = {1};
void Somaphore(int i)
{
    while(true)
    {
        think();
        wait(room);
        wait(fork[i]);
        wait(fork[(i+1)%5]);
        eat(); // CS
        signal(fork[(i+1)%5]);
        signal(fork[i]);
        signal(room);
    }
}
    
```

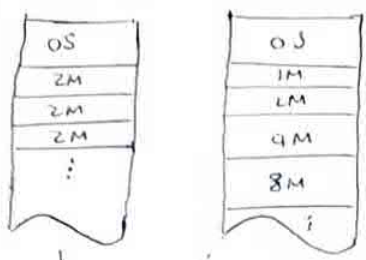
مسئله غذا خوردن فیلسوفها: هر یک از ۵ فیلسوف در یک میز نشسته‌اند و در برابر خود یک چنگال قرار دارد.

Visual Studio
TeamWork

این فایل
 هر یک از ۵ فیلسوف در یک میز نشسته‌اند و در برابر خود یک چنگال قرار دارد.
 هر یک از ۵ فیلسوف در یک میز نشسته‌اند و در برابر خود یک چنگال قرار دارد.

در سیستم‌های مدیریت حافظه، وظایف زیر را داریم:

- RAM (حافظه): برای اجرای برنامه‌ها و داده‌ها.
- Disk (دیسک): برای ذخیره‌سازی دائمی داده‌ها.

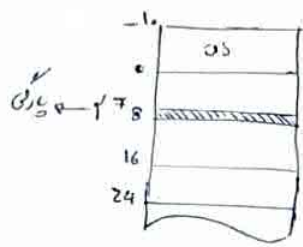


چند برنامه‌ها با پارتیشن ثابت

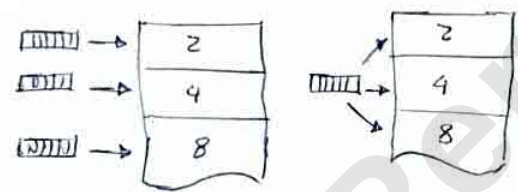
Static Partition

۱- مشکل بزرگترین تقسیم‌بندی و اندازه پارتیشن
۲- اندازه بزرگترین رقیب چند برنامه‌ها به اندازه پارتیشن‌ها
۳- تقسیم‌بندی شدن حافظه

تعداد برنامه‌های
در یک فضای واحد و در دسترس نبود



Internal Fragmentation



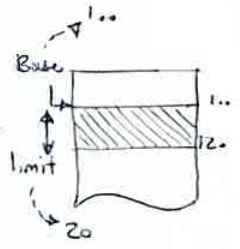
one queue per partition

Single queue

Base & limit Register: در سیستم‌های چند برنامه‌ای، CPU باید آدرس شروع پارتیشن در Base Register و طول پارتیشن در Limit Register را بداند.

چگونگی از جا به جایی: آدرس تولید شده قبل از ارسال به حافظه با مقدار مقایسه می‌شود.

چگونگی از تجاوز: آدرس تولید شده با limit مقایسه می‌شود تا به فضای خارج partition نرود.



Swapping: در سیستم‌های اشتراک زمانی، وقتی فرآیندهای فعال را در RAM جایز نیست، فرآیندهای اعلی‌تر یا زمانی به آن‌ها نیاز داریم به حافظه‌ای مستقل می‌شوند و بنابراین به صورت Dynamic در RAM بارگذاری می‌شوند. این فرآیند Swapping نام دارد.

Quantum: در RR روش، Quantum کم شود یا افزایش دهد، Swap می‌شود.

Increase utilization

Dynamic Partition: در این نوع پارتیشن‌بندی (تعداد/سویچ و اندازه) پارتیشن‌ها متغیر است. این با flexibility باعث افزایش بهره‌وری می‌شود.

External Fragmentation: فضای خالی در حافظه به جای خالی بودن، به هم می‌نهد.

Assembly/Load: در جای مقصد

Run: در جای جدید

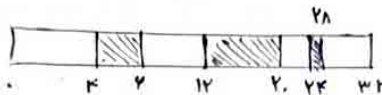
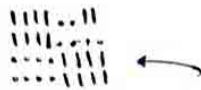
Binding: در این روش، proc از حافظه بیرون رود اگر Binding در این

و دسم. هم صفر طارو به بخت هم بدغم تا به صغره بزرگ درست بشه و بی این روش هفت نم بر است.

[illegible]

۱- با کلاس سی

ت ~ ~ است بولدی



۱- رعایت نسی

1G → 1M → 1K . Bitmap ماينيرك مود
 1G → 1.24M → 2KB

$$1G \rightarrow 1.24M \rightarrow 2^2 KB$$

۱۸. n سے زیادہ اعداد $1, 2, 3, \dots, n$ سے متعلق ہیں۔

۱۔ اسیٹ بیوٹی و بھال ۵۔

المؤمنون هم الذين آمنوا بالله ورسوله

First Fit, صغیر از ابتدای حافظه شروع شده و در اولین بجا آزاد (خفیه) قرار می‌دهد.

Next Fit : از آخرین نقطه تخصیص شروع می شود .

Best Fit : فٹ بہن مکان، انتخابی کندہ (کے لیے) روی گز (د)

۴- Word fit ، در زیر کتب بن حفره ای که جای شود قرار می دهد .

[illegible]

ملحة 5: Next Fit خفوض بترتباها

سریع فکرت - ۱۰۰ و ۱۰۵ و ۱۱۰ و ۱۱۵

حضرت صاحب زادی دکن، رکن شریف

ملک ۲ : (۱) تریسٹ فیضی خانی برائیس
انڈین فیضی ہریس شریہ
برمت Best Fit فٹن .

۵- Quick Fit : یہ سیدھا کر کے درجہ بندی ہے۔ Pointer درجہ بندی سے استفادے کے لئے مناسب ہے۔

کَلِّفُوا بَنِي حَلَّالًا أَمْ غَرَابِلًا بِمَا سَمِعُوا مِنْ تَرَانِيمِ عَصَايَ مُرْتَبَا اِضْمَاصًا (هم)

Buddy System : طریقی بر روی محل فصل تخصیص می‌دهد و است که حافظه را دوباره به طاقتهی از آن تخصیص شود.

4 - اگر خواستی از 1/2 اندازه خالی بزرگتر باشی می‌توانی از هم‌همی آن که بزرگتر بزرگ خالی جاری نصف شده و 1/2 خالی از حافظه به صورت اشیاء (Buddy) ایجاد شود.

ادرس

RAM $\rightarrow$ 10^9 bits

منطق و منطق

آری، ص ۱۰۰

Page 5
صفحه 5

دوسری فقرہ اشارہ وار حاققہ کہ تمام صفی د آن در قاب ہام تیند و یک ہر دل

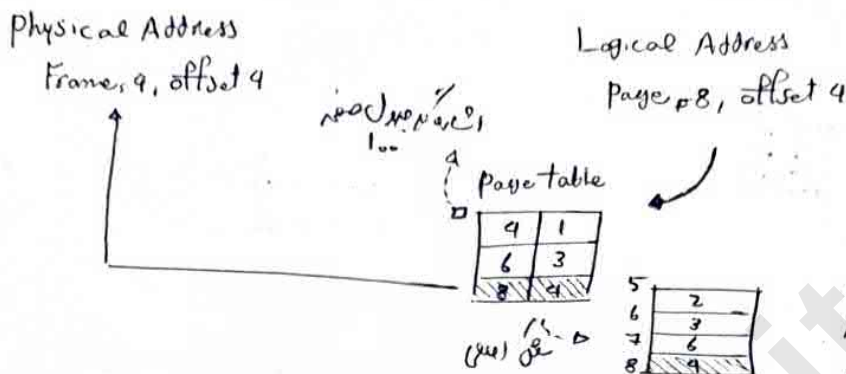
Page-Table ایجاد می شود که به صورت یک فریم

کتابت ہو رہی ہے۔

نقشه و نحوه ساخت صفحه بندی شده که نشان داده می شود.

نقشه و اندازه Page, Frame, بیت توانی از ۲ تا ۳۲.

انواع آدرس: آدرس منطقی، شماره صفحه، offset.
آدرس فیزیکی، شماره frame، offset.



نقشه و اندازه صفحه ۱ KB
نقشه و اندازه صفحه ۱۶ KB
نقشه و اندازه صفحه ۱۲۸ KB

نقشه و اندازه صفحه ۱۲۸ KB

برنامه‌ها در حافظه به قطعه (Segment) تقسیم می‌شوند و لزومی ندارد هم اندازه باشند. وقتی یک برنامه به حافظه وارد می‌شود، طبق قطعه‌های آن بار می‌شود. و جدول قطعه ساخته می‌شود.
هر قطعه جدول قطعه به شروع قطعه مورد نیاز حافظه اصلی و طول قطعه.

انتخاب قطعه بندی و حفاظت از قطعات، اشتراک داده‌ها و کد، حافظه فیزیکی در الگوی صفحه بندی نمی‌تواند از دیگر کاربری‌ها سبک به حافظه نگه‌داری شود. به خاطر قطعه‌های غیر هم اندازه که به یک بخش بندی نیویا است. هر قطعه بندی باید قابلیت کار به برنامه ساز است و باعث تسهیل کار برنامه‌ها می‌شود و داده‌ها می‌شود.

نقشه و بخش بندی این حافظه فیزیکی
بخش بندی داخلی
بخش بندی نیویا و قطعه بندی
بخش بندی خارجی

نقشه و بخش بندی این حافظه فیزیکی
بخش بندی داخلی
بخش بندی نیویا و قطعه بندی
بخش بندی خارجی

نقشه و بخش بندی این حافظه فیزیکی
بخش بندی داخلی
بخش بندی نیویا و قطعه بندی
بخش بندی خارجی

روشهای ساده بزرگ، متوسط، کوچک
 صفحه‌های بزرگ، متوسط، کوچک
 صفحه‌های بزرگ، متوسط، کوچک

صفحه‌های بزرگ، متوسط، کوچک و تفاوت آن‌ها این است که تعدادی از آنها را Page fault می‌کنند.

Page fault و MMU (memory management unit) به عنوان واحد مدیریت حافظه عمل می‌کند و وظیفه آن مدیریت حافظه در RAM است.

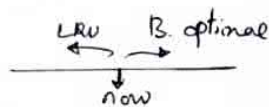
الگوریتم‌های جایگزینی

۱- Belady optimal: بهترین الگوریتم است که می‌تواند تعداد کمترین Page fault را در یک مجموعه داده مشخص ایجاد کند.

۲- NRU (Not Recently used): بهترین الگوریتم است که می‌تواند تعداد کمترین Page fault را در یک مجموعه داده مشخص ایجاد کند.

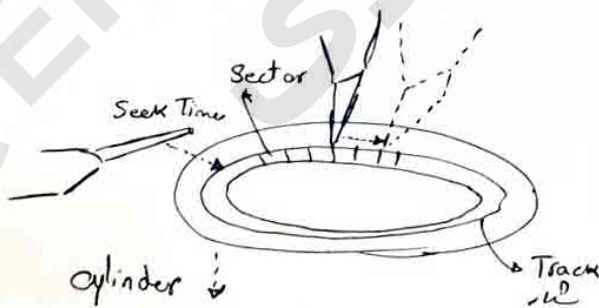
۳- FIFO (First In First Out): بهترین الگوریتم است که می‌تواند تعداد کمترین Page fault را در یک مجموعه داده مشخص ایجاد کند.

۴- LRU (Least Recently used): بهترین الگوریتم است که می‌تواند تعداد کمترین Page fault را در یک مجموعه داده مشخص ایجاد کند.



۵- LRU و Belady optimal: بهترین الگوریتم است که می‌تواند تعداد کمترین Page fault را در یک مجموعه داده مشخص ایجاد کند.

تفاوت Belady و LRU: هر دو تعداد کمترین Page fault را در یک مجموعه داده مشخص ایجاد می‌کنند، اما LRU تعداد کمترین Page fault را در یک مجموعه داده مشخص ایجاد می‌کند.



زمان آمدن و رفتن سر

Seek Time: زمانی که سر برای پیدا کردن یک داده در یک سکتور خاص نیاز دارد.

Rotational Latency: زمانی که سر برای پیدا کردن یک داده در یک سکتور خاص نیاز دارد.