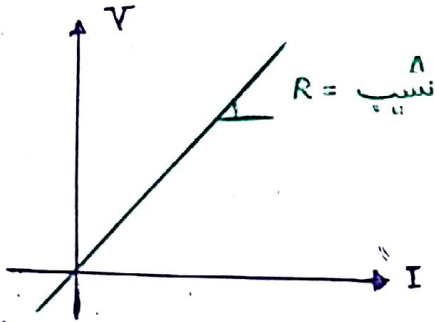


مدارهای مقاومتی و روش تحلیل آن ها

مقدمه :

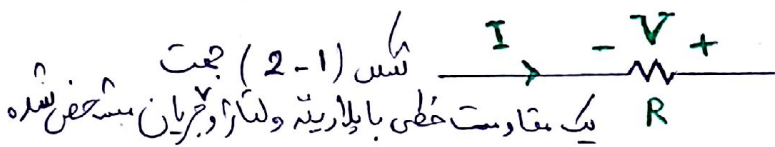
در این فصل عناصر مداری را سلفته و به روش های تحلیل مدارهای مقاومتی می پردازیم . این فصل بنای تمام چیزهایی است که در فصول بعدی بیان خواهد شد . پس باید به خوبی به این فصل توجه شود .



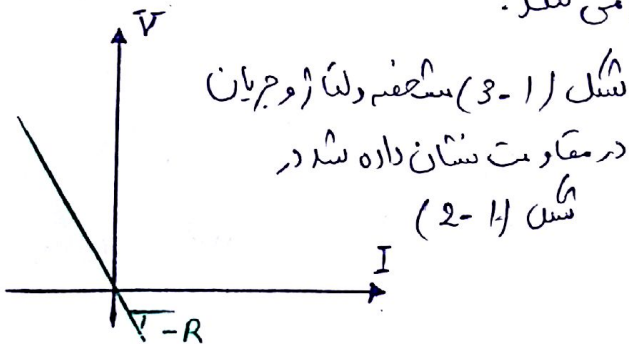
1-1 مشخصه ولتاژ - جریان :

تغییر رابطه ای را که بین ولتاژ و جریان یک مدار وجود دارد در یک شکل مشخص می کنیم . مثلاً در یک مقاومت خطی این مشخصه به صورت روبه روی باشد :

البته در شکل روبه وجهت های ولتاژ و جریان مشخص نشده است . یکی از مهم ترین چیزهایی که باید در درس مدار به آن توجه داشته باشید ، جهت های ولتاژ و جریان است . مثلاً اگر ولتاژی و جریانی را به صورت زیر فرض کنیم :



آن ها مشخصه ولتاژ - جریان آن به صورت شکل (1-3) می شود :



شکل (1-3) مشخصه ولتاژ و جریان در مقاومت نشان داده شده

شکل (1-2)

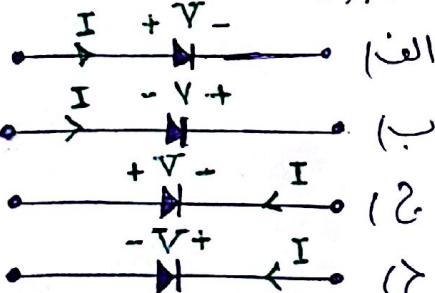
پس برای شکل (1-1) داریم :

شکل (1-4) مقاومت خطی با ولتاژ و جهت جریان استاندارد

1-1-1 عناصر مداری

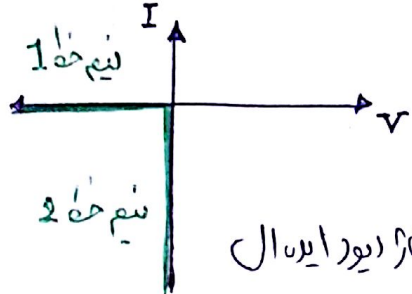
حال مشخصه جریان و ولتاژ فید عنصر را بررسی می کنیم . الف) دیرد ایده آل : می دانیم در دیرد ایده آل هرگاه ولتاژ آن از 0 ولت بیشتر باشد دیرد در حکم اتصال کوتاه یا همان S.C است .

یعنی $V=0$ و هرگاه ولتاژ آن از 0 ولت بیشتر باشد دیرد تقی مدار باز یا همان O.C را ایجاد کند . به عبارت دیگر $I=0$ حال با توجه به این عبارات بسیار

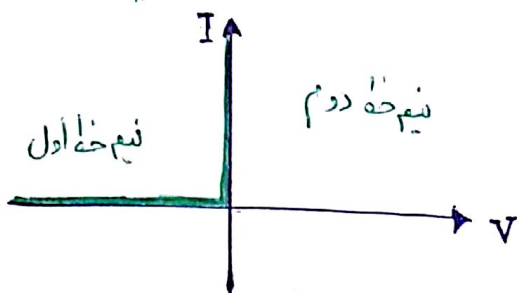


ساده و کوچک به جهت های ولتاژ و جریان برای هر دیردی توان مشخص ولتاژ و جریان رسم نمود

1- برای دیردهای الف تا 7 مشخصه جریان و ولتاژ را رسم کنید :

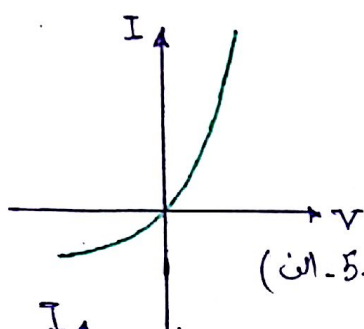


در شکل الف، هتایی که V منفی است دیود قطع است یعنی $I=0$
 (نیم‌خه 1) هتایی که دیود وصل شود یعنی $V=0$ نیم‌خه 2 را
 داریم. البته شکل (۱-۶) اشغال دارد. شکل (۱-۶) مشخصه جریان دیود ایده‌آل
 و آن این است که مقدار جریان در نیم‌خه دوم



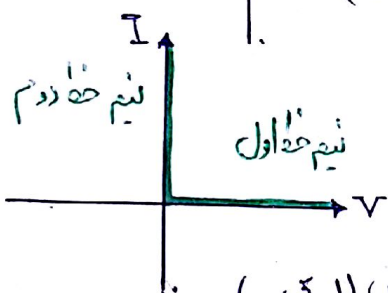
منفی است و در واقعیت باید مقدار جریان
 مثبت باشد از این رو باید این شکل اصلاح شود
 شکل (۱-۷) پاسخ درست خواهد بود.

شکل (۱-۷) مشخصه مقطع جریان - ولتاژ دیود ایده‌آل شکل (۱-۵ الف) پاسخ در



از طرفی با کمی دقت می‌توان تقریب دقیق بر این
 دیود واقعی به صورت شکل (۱-۸) در نظر گرفت.

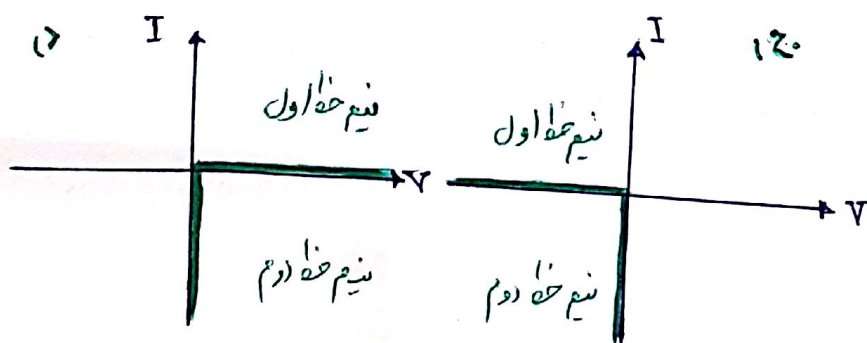
شکل (۱-۸) مشخصه جریان - ولتاژ دیود واقعی (شکل ۱-۵-ب)



و اما ادامه پاسخ تکرین 1

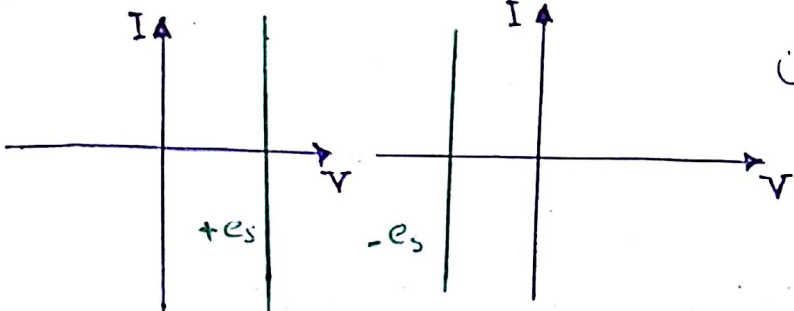
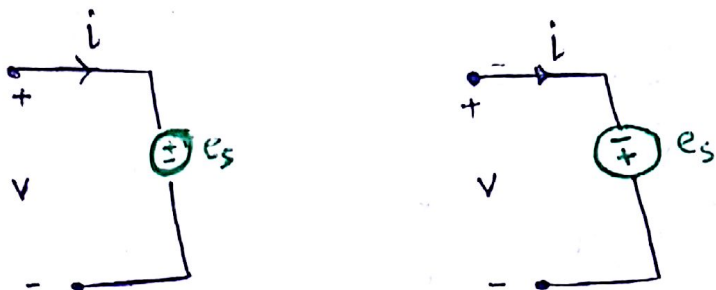
در شکل (۱-۵-ب) وقتی دیود قطع است که $V > 0$ یعنی نیم‌خه 1
 وقتی دیود وصل است که $V=0$ باشد یعنی بر نیم‌خه 2 متعلق
 باشد. شکل (۱-۹) مشخصه جریان - ولتاژ دیود ایده‌آل شکل (۱-۵-ب)

جمع کنی: ابتدا حالت قطع را بررسی کرده چنانچه که $V > 0$ در اینجا $I=0$ است و نیم‌خه مربوطه مشخصی
 می‌شود و سپس حالت وصل که $V=0$ است. برای این نیم‌خه دوم به کمک جریان لازم است.
 با توجه به توضیحات فوق دیود کلی ج و د را در شکل (۱-۱۰) رسم می‌کنیم.



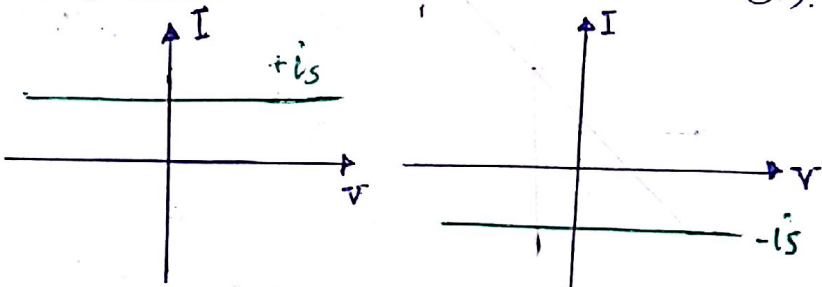
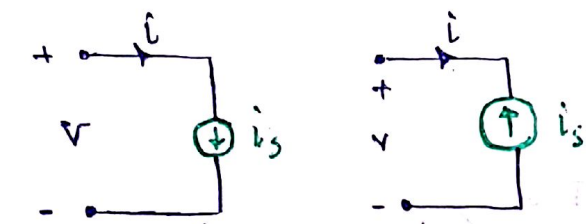
شکل (۱-۱۱) مشخصه جریان - ولتاژ دیود ایده‌آل شکل (۱-۵-ج و د)

ب) منبع ولتاژ ایده آل:



شکل (۱-۱۱) مشخصه ولتاژ-جریان
در منبع ولتاژ ایده آل

ج) منبع جریان ایده آل:



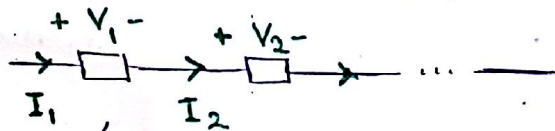
شکل (۱-۱۲) مشخصه ولتاژ-جریان
در منبع جریان ایده آل

جمع بندی: هر منبع ولتاژ یا جریان بسته به جهت خود، مقدار ولتاژ و یا جریان را در مشخصه $V-I$ به اندازه e_s و یا i_s شیب می دهد.

۱-۲ به هم بستن عناصر

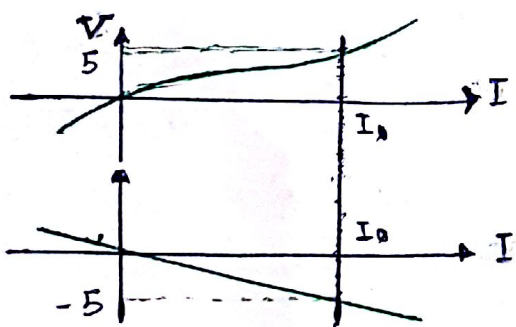
حالت مسئله اینجاست که عموماً مشخصه ولتاژ-جریان را متشکل از تعدادی عناصر به هم پیوسته به سامی دهند از این روی نیاز داریم با خردی بهم پیوستن و تحلیل این گونه مشخصه ها آشنا شویم.

الف) سری: $I_{eq} = I_1 = I_2 = \dots$
 $V_{eq} = V_1 + V_2 + \dots$
 $R_{eq} = \sum R_i$



در این حالت داریم:

پس برای رسم مشخصه $V-I$ بهای، به ازای جریان های یکسان، ولتاژهای



شکل (۱-۱۴)
مشخصه $V-I$
دو عنصر سری

متناظر را جمع می کنیم.
یعنی به ازای جریان $I = I_0$ ، ولتاژهای
متناظر را جمع کنیم:

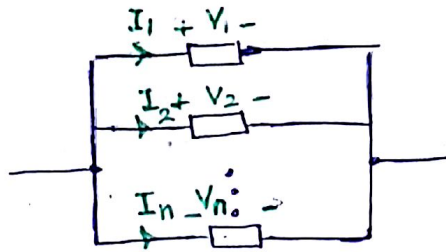
$$I_1 = I_2 = I_0$$

$$V_{eq} = V_1 + V_2 = 5 + (-5) = 0$$

ب) موازی

در این حالت داریم:

$$\begin{cases} V_0' = V_1 = V_2 = \dots \\ I_0' = I_1 + I_2 + \dots \\ R_{eq} = \frac{1}{\sum_i \frac{1}{R_i}} \end{cases}$$

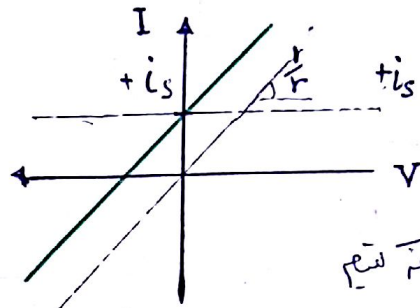
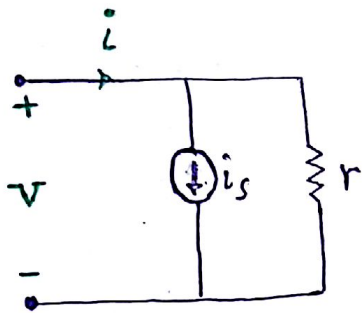


شکل (۱۵-۱) المان های موازی (هم و تارا)

پس برای رسم مشخصه $I-V$ نهایی، به ازای ولتاژهای یکسان جریان های متناظر را با هم جمع کنیم. بطور کلی برای جمع کردن دو خط سبب ها و عرض از مبدأهای آن ها را با هم جمع می کنیم.

نکته: هر خط با سبب m اگر بابت خط افقی با سبب هم جمع شود نسبت آن تغییر نمی کند. بلکه به قول الکترونیک ها تقفا مقدار dC آن تغییر نمی کند (شیفت dC دارد) و اگر خطی با سبب m بابت خط قائم با سبب n جمع شود، حاصل همان خط قائم خواهد بود، به قول الکترونیک ها بریده می شود.

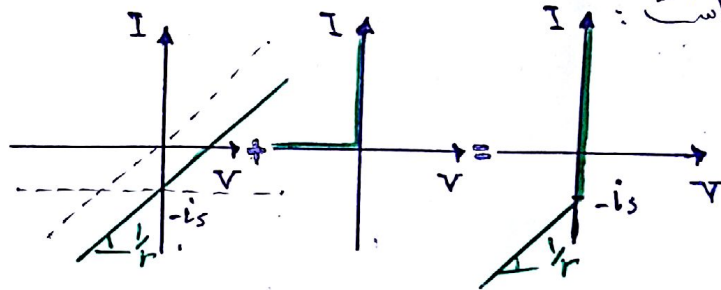
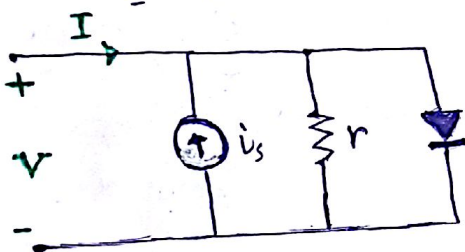
۲) مشخصه $I-V$ مدارهای زیر را رسم کنید.



شکل (۱۶-۱) پاسخ تئری ۱ الف

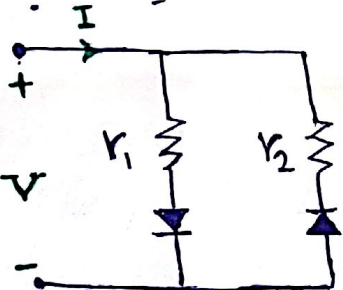
حال اگر یک دیود به مدار اضافه کنیم

شکل (۱۶-۱) تئری ۲ الف



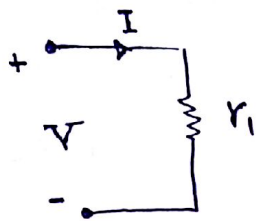
شکل (۱۸-۱) تئری ۲ ب

شکل (۱۹-۱) پاسخ تئری ۲ ب

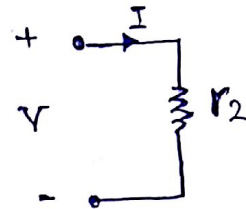


برای حل تئری ۲-ج یک راه حل این است که هر شاخه را به طور مجزا رسم کرده بعین مشخصه مقادیر با دیود سری شده CT با توجه به جهت آن دو کانت دیود رسم شده و سپس دو شاخه را با هم موازی در نظر بگیریم. ولی همواره معنوسان سعی در

سرعت یافتن در محاسبات دارند از این رو با توجه به قاعده های شکل (۲۰-۱) تئری ۲-ج که تا این جا خوانده ایم از این تکنیک استفاده می کنیم که شاخه های ۱ و ۲ را با هم موازی در نظر گرفته ایم که معلوم است که وقتی $V > 0$ باشد، آن گاه شاخه ۱ و ۲

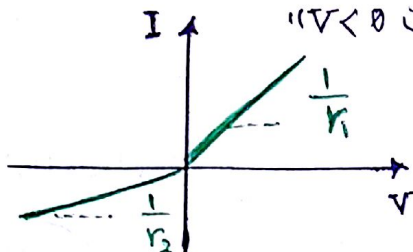


و شافنی 2 تعریف است و مدار به شکل (21-1) خواهد بود:
و هنگامی که $V < 0$ ، بالعکس است، یعنی مدار به فرم (22-1) خواهد بود.



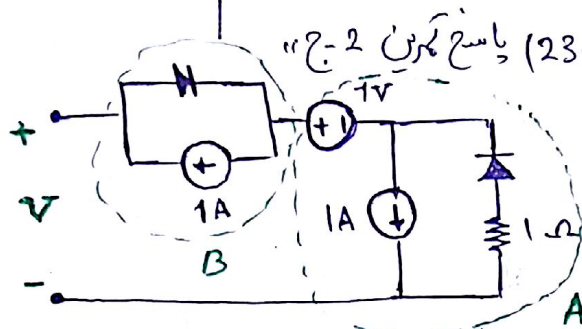
« شکل (21-1) مدار معادل در حالت $V > 0$ »

« شکل (22-1) مدار معادل در حالت $V < 0$ »



پس با تقسیم به دو ناحیه $V > 0$ و $V < 0$ ، مشخص می‌کنیم ولتاژ-جریان به صورت زیر خواهد بود.

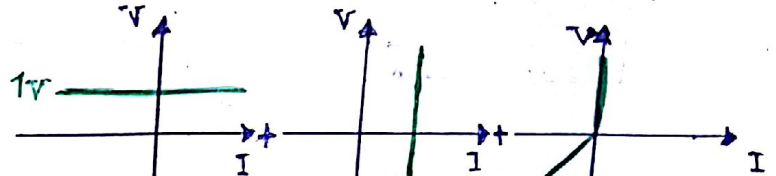
برای تهرین می‌توانید با روش قبلی به این مشخصه برسید.



« شکل (23-1) پاسخ تهرین 2-ج »

برای تهرین 2-ج، دو بخش A و B را در نظر

من می‌گیریم. ابتدا به رسم بخش A می‌پردازیم.

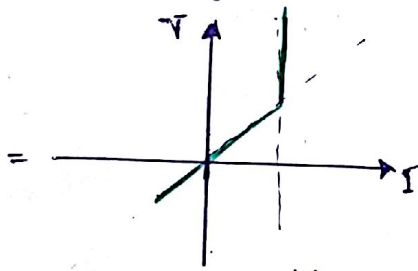


منبع ولتاژ

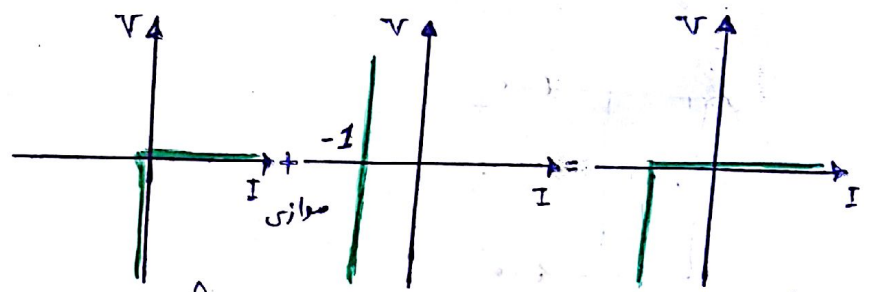
منبع جریان

مشخصه دیود و مقاومت

« شکل (24-1) تهرین 2-ج »



مشخصه مجری A

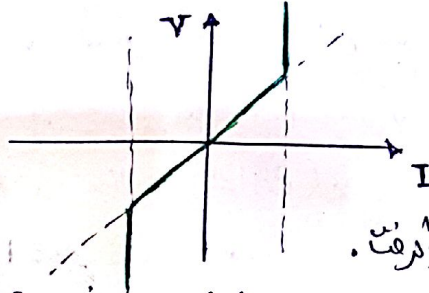


مشخصه مجری B

مشخصه منبع جریان

« شکل (25-1) مراحل تهرین 2-ج »

« شکل (26-1) ادامه مراحل تهرین 2-ج »



« شکل (27-1) پاسخ تهرین »

* قوم کنید سعی کنید در حل چنین

مسئله‌های مشخصه هارا به یک

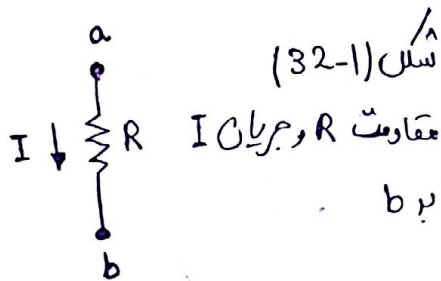
« > -2 »

در نظر بگیرید چرا که تبدیل فرم ها وقت واضواهد گرفت.

تذکر: مشخصه ولتاژ-یار (در مورد خازن) و مشخصه شار-جریان (در سلف) عیناً نسبت به مشخصه ولتاژ-جریان (در مقاومت) است و از تکرار آن پرهیز می‌کنیم. خلاصه در مدارهای شامل خازن، نقش نارا با یاز می‌شد و V سرهای خودش است و در مدارهای شامل سلف، نقش V را Φ ایفا می‌کند و I سرهای خودش است.

2-1 عناصر مداری (معرفی و روابط)

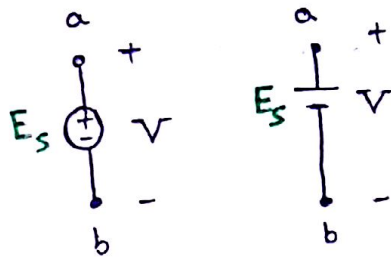
1-2-1 مقاومت



$$I = \frac{V_a - V_b}{R}$$

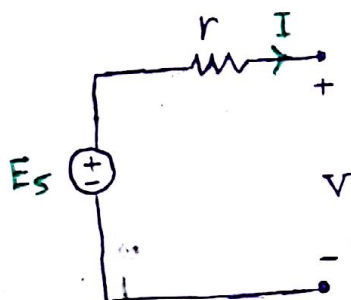
جریان رونده از a به b

2-2-1 منابع مستقل (اناسته)



در حالت ایده آل داریم: $V = E_s$ (ناسبته ایده آل)

و در حالت واقعی یک مقاومت r با آن سری می شود که آن را مقاومت داخلی می نامیم:



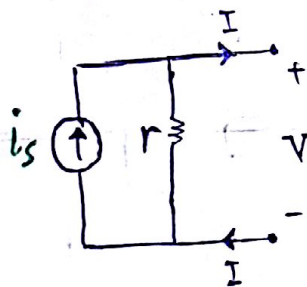
که در رابطه $V = E_s - rI$ بیانگر افت ولتاژ مقاومت

در حالت ایده آل می باشد.



در حالت ایده آل داریم: $I = I_s$

و در حالت واقعی یک مقاومت r همی با آن موازی می شود، که در اینجا هم مقاومت داخلی خوانده می شود.

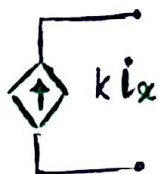
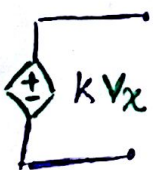


می توان مشابه قبل V/r را افت جریان منبع نامید.

$$I = \frac{V}{r}$$

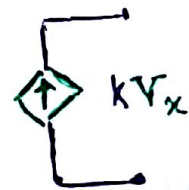
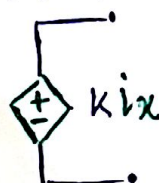
* به دورگی هر فیزیکی مداری منبع ولتاژ یا سری با منبع جریان قرار گیرد قابل حذف است * البته این نکته استثناء هم دارد اگر آن فیزیکی که موازی با منبع ولتاژ است اتصال کوتاه شود خود منبع حذف می شود و در هر دو مورد که آن همان سری با منبع جریان مدار باز شود خود منبع جریان حذف می شود.

3-2-1 منابع وابسته



که به یکی از چهار شکل زیر است.

ج) منبع ولتاژ وابسته به جریان



شکل (1-37) چهار نوع منبع وابسته

که در آن I_x و V_x به ترتیب جریان یا ولتاژ هر شاخه از مدار می تواند باشد.

۱-۳ توان الکتریکی

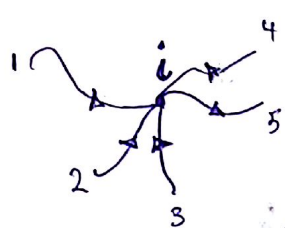
$$P = V \times I$$

$$P = V^2/R = RI^2$$

برابر است با ولتاژ ضربدر جریان و ابعاد آن وات است که در مقاومت به صورت های دیگری نیز بیان می شود.

نکته اگر جریان از سر مثبت المان وارد شود توان مصرفی المان وارد شود توان تولیدی است. همی مقاومت ها مصرف کننده انرژی منابع مستقل نسبت به شرایطی ارائه تولید کننده یا مصرف کننده باشند.

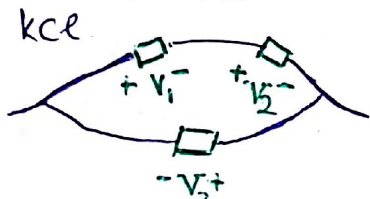
۱-۴ قوانین کیرشهف



۱ قانون جریان یا KCL: جمع جبری جریان های خروجی از هر گره برابر صفر است. $\sum I_{out} = 0$ این قاعده برای ابرگره ها و شاخه ها نیز برقرار است.

البته مجموع جریان های وارد شونده به گره برابر مجموع جریان های خارج شونده از گره است.

شکل (۱-۴۱) قانون جریان



شکل (۱-۴۲) قانون ولتاژ

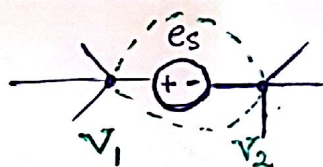
۲ قانون ولتاژ یا KVL: جمع جبری ولتاژ های عناصر در هر مسیر بسته صفر است و در هر مش یا سوپر مش یا حلقه داریم: $\sum V_i = 0$

مدارهای مقادیری و روش های تحلیل آن:

۱-۴-۱ روش تحلیل گره

هدف: پیدا کردن ولتاژ گره ها (به جز گره مبدا یا زمین که در آن $V=0$)

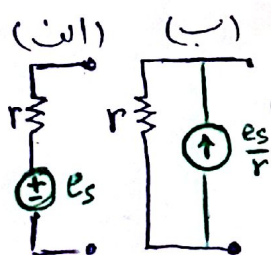
روش: KCL را در همه گره ها (به جز گره زمین و گره با ولتاژ معلوم) می نویسیم. نکته: اگر بین دو گره با ولتاژ مجهول منبع ولتاژ بود، برای راحتی از نوشتن KCL در گره مرتب یا سوپر گره استفاده می کنیم. باز یک معادله از معادلات ما کاسته می شود.



$$V_1 - V_2 = e_s$$

رابطه گره های مجهول: ابتدا به کمک رابطه گره مجهول ولتاژی از گره ها را بر حسب دیگری نوشته سپس یک نقطه بین نشان داده شده

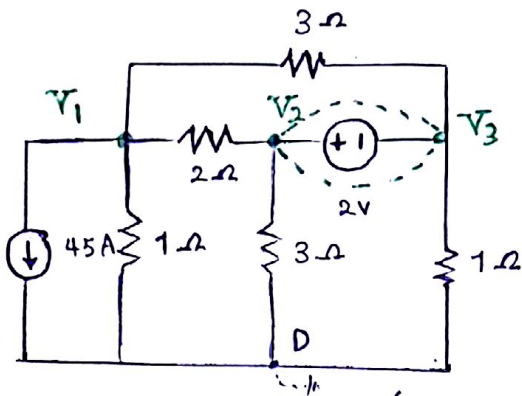
شکل (۱-۴۴) یک منبع ولتاژ با دو گره مجهول



شکل (۱-۴۴) را در حکم یک گره در نظر می گیریم و برای آن KCL می زنیم.

در روش گره که مبدا آن KCL است به منبع جریان علامه می دهیم. برای همین ترکیب هایی به شکل (۱-۴۵-الف) را به (۱-۴۵-ب) تبدیل می کنیم.

شکل (۱-۴۵) مدارهای معادل الف) تونن و ب) نورتن



شکل (1-46) مدار تیرین 6

ت 6) در مدار زیر پس از تحلیل مقادیر V_1 و V_2 و V_3 را بدو کنید.

حل: برای حل در یک نگاه اولیه با 3 مجهول رو برو هستیم ولی

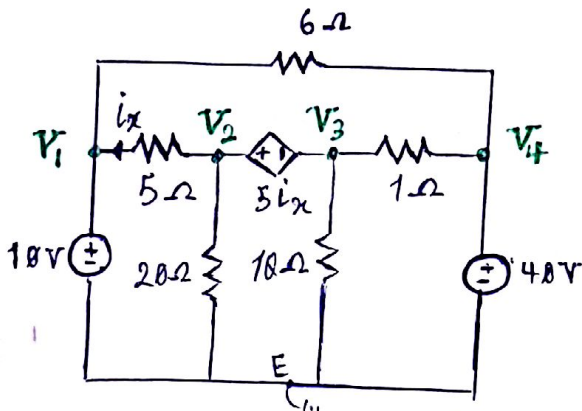
اگر دقت کنیم گره $V_2 - V_3$ مرکب است پس داریم

$$2 = V_2 - V_3 \quad \text{آن گاه} \quad V_2 = V_3 + 2 \quad \text{پس داریم!}$$

$$\text{KCL در گره 1:} \quad \frac{V_1}{1} + \frac{V_1 - (V_3 + 2)}{2} + \frac{V_1 - V_3}{3} + 45 = 0$$

$$\text{KCL در گره مرکب:} \quad \frac{V_3 + 2 - V_1}{2} + \frac{V_3}{1} + \frac{V_3 + 2}{3} + \frac{V_3 - V_1}{3} = 0$$

حال پس به یک دستگاه دو معادله دو مجهول می‌رسیم و از حل آن و نتایج آن مجهول را می‌توانیم تعیین کنیم. اگر دقت کنیم می‌بینیم گره مرجع را نقطه D در نظر گرفته و جهت جریان‌ها را خارج نشونده نسبت به گره در نظر می‌گیریم.



شکل (1-48) مدار تیرین 7

ت 7) و نتایج V_1 و V_2 و V_3 و V_4 را بدو کنید.

حل: ابتدا تکلیف i_x مجهول را مشخص می‌کنیم:

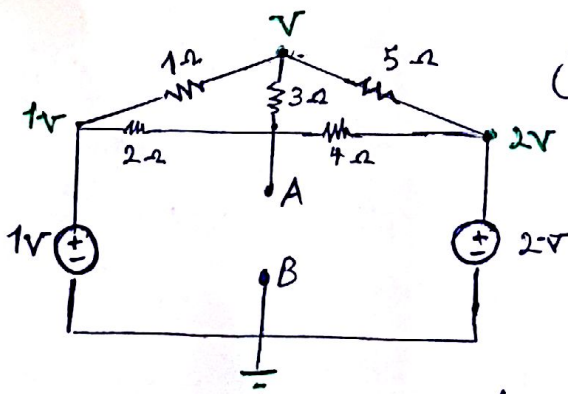
$$\text{آن گاه} \quad V_1 = 18V, \quad V_4 = 48V, \quad i_x = \frac{V_2 - V_1}{5}$$

$$V_2 - V_3 = 5i_x \Rightarrow V_2 = V_3 + 5i_x = V_3 + V_2 - V_1$$

$$\Rightarrow V_3 - V_1 = 0 \Rightarrow V_1 = V_3 = 18$$

$$\text{KCL در گره مرکب:} \quad i_x + \frac{V_2}{20} + \frac{V_3}{10} + \frac{V_3 - V_4}{1} = 0$$

$$\Rightarrow \frac{V_2 - 18}{5} + \frac{V_2}{20} + \frac{18}{10} + \frac{18 - 48}{1} = 0 \Rightarrow V_2 = 124$$



شکل (1-49) مدار تیرین 8

ت 8) در صورتی که سافت AB را اتصال کوتاه کنیم چه جریانی از آن می‌گذرد.

حل: اگر سافت AB را اتصال کوتاه کنیم نقطه بازین می‌شود و فقط یک تیر با دو تار مجهول باقی می‌ماند پس

KCL در گره بالای مدار می‌زنیم:

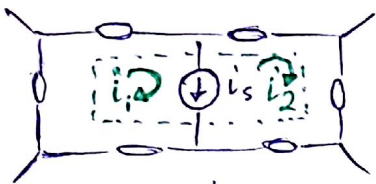
$$\frac{V - 1}{1} + \frac{V - 0}{3} + \frac{V - 2}{5} = 0 \Rightarrow V = \frac{21}{23} V$$

$$\text{مسافت} \quad I_{AB} = \frac{1 - 0}{2} + \frac{2 - 0}{4} + \frac{21/23 - 0}{3} = \frac{38}{23} A$$

1-4-2 روش تحلیل مش

هدف: پیدا کردن جریان مش ها

روش: KVL را در همه مش ها (به جز مش بیرونی در مش های با جریان معلوم) می نویسیم. این روش دوگان روش گره است. پس وقتی بین درش با جریان مجهول یک منبع جریان باشد. ابتدا به کمک رابطه گره مجهول جریان یکی از مش ها را بر حسب مش همسایه بدست می آوریم، و سپس یک در مش همسایه را یک مش در نظر می گیریم.



و برای KVL می زنیم در این جا رابطه گره مجهول به صورت

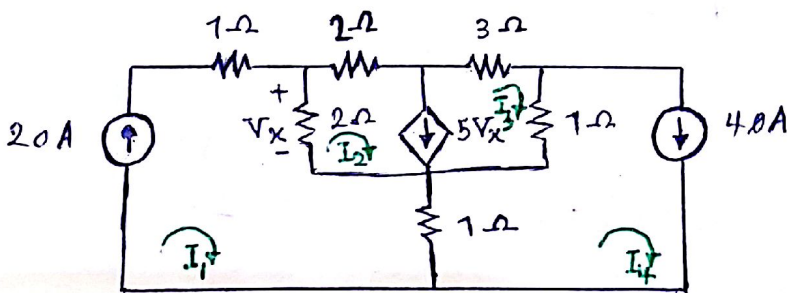
$$E_s = I_2 R_2 - I_1 R_1 \quad \text{که به آن رابطه مش مجهول گوئیم}$$

" شکل (1-51) مش مرکب "

* مشی ساده ترین حالتی که شاخه ای درونش نباشد.

جریان مش: یک جریان فرضی با جهت دلخواه - مثلاً در جهت عقربه های ساعت است که از همه شاخه های درون مش می گذرد. حال در شاخه ای که بین دو مش مشترک باشد، جریان واقعی برابر تفاضل جریان مش ها است. مثلاً در این روش KVL است. در این روش دو جهت داریم، یکی جهت حرکت در شاخه ها اگر هنگام حرکت درش از سرمنفی منبع ولتاژ عبور کنیم مقدار E_s - ستوری کنیم و اگر از سر مثبت عبور کنیم آن را $+E_s$ در نظر می گیریم و اما در بارها مقاومت ها (و به عبارت امپدانس ها)

اگر هنگام حرکت هم جریان باشد $+RI$ و اگر خلاف جهت جریان در حال حرکت باشد $-RI$ قرار می دهیم. نکته: در این روش به منبع ولتاژ علاقه داریم پس مدارها را به شکل (1-45) یا (1-45) این تبدیل می کنیم.



" شکل (1-52) مدار گنبد و "

ت 9) جریان های I_1 تا I_4 را محاسبه کنید.

حل: " ظاهر آ 4 مش داریم یعنی 4 معادله 4 مجهول

ولی به راحتی داریم $I_1 = 20A, I_4 = 40A$

$$V_x = 2(20 - I_2)$$

و برای دو مش مجهول داریم:

$$\Rightarrow I_2 - I_3 = 5V_x \Rightarrow I_2 - I_3 = 10(20 - I_2)$$

$$\Rightarrow 11I_2 = 200 + I_3 \quad \text{یا} \quad 11I_2 - I_3 = 200 \Rightarrow I_3 = 11I_2 - 200$$

حال در مش مرکب (2) و (3) KVL می زنیم.

$$KVL: 2I_2 + 3(11I_2 - 200) + 1(11I_2 - 400 - 40) + 2(I_2 - 20) = 0$$

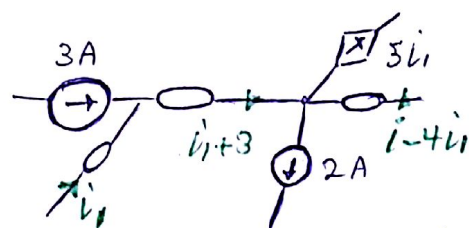
$$\Rightarrow 2I_2 + 33I_2 - 600 + 11I_2 - 440 + 2I_2 - 40 = 0$$

$$48I_2 = 1080 = 22.5 \quad \text{و} \quad I_3 = 47.5$$

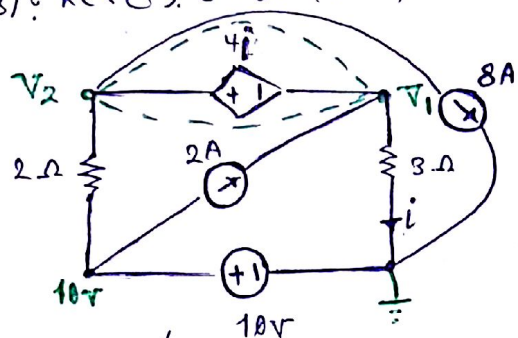
3-4-1 روش ترکیبی

" KCL - KVL "

همان طور که از نام روش مشخص است ابتدا KCL را زده و سپس در حلقه یا حلقه های مناسب



" شکل (1-53) نمونه ای برای KCL بازی "



" شکل (1-54) مدار تئری 10 - روش گره "

KVL می زنیم یعنی جریان های واقعی شاف هادی
شکل مدار مشخص کنیم . حال واضح است که حلقه خوب
حلقه ای است که باز در KVL در آن جریان مجهول
معلوم می شود ؟ عین دارا کترین جریان ها مجهول بگذ
ت 18) جریان نا عیند آمپر است ؟

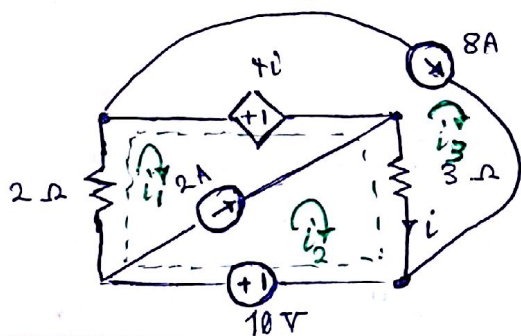
حل " ابتدا به روش گره و گره زمین راست منبع
ولتاژ می گیریم و ولتاژ نسبت حبه پایین 18V می باشد .
حالا 2 ولتاژ مجهول داریم (V2, V1) که بین آنها
منبع ولتاژ است . پس داریم :

$$i = \frac{V_1}{3}$$

$$\Rightarrow V_2 - V_1 = 4i \Rightarrow V_2 = 4i + V_1 = \left(\frac{4}{3} + 1\right) V_1 = \frac{7}{3} V_1$$

$$KCL: \frac{\frac{7}{3} V_1 - 10}{2} + 8 + \frac{V_1}{3} - 2 = 0 \Rightarrow V_1 = -\frac{2}{3} V \Rightarrow i = -\frac{2}{9} A$$

حل با روش مش :



$$i_3 = 8A \text{ و } i = i_2 - 8$$

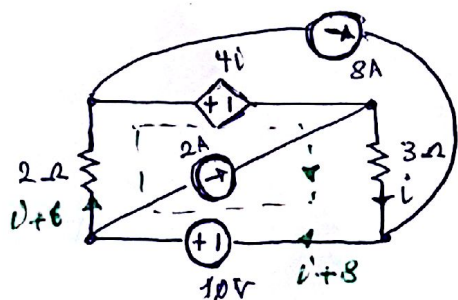
$$i_2 - i_1 = 2A \Rightarrow i_1 = i_2 - 2$$

حال KVL در مش ترکیب :

$$KVL: 4(i_2 - 8) + 3(i_2 - 8) - 10 + 2(i_2 - 2) = 0$$

$$4I_2 - 32 + 3I_2 - 24 - 10 + 2I_2 - 4 = 0 \quad \text{" شکل (1-55) مدار تئری 10 - روش مش "$$

$$\Rightarrow 9I_2 = 70 \Rightarrow I_2 = 78/9 \Rightarrow i = i_2 - 8 = -\frac{2}{9} A$$



حل با روش ترکیبی KCL - KVL :

اول روی شکل مدار جریان ها و اتق را از روش KCL
استخراج می کنیم و سپس در حلقه تعیین شده KVL می زنیم .

$$KVL: 2(i + 6) + 4i + 3i - 10 = 0 \Rightarrow i = -\frac{2}{9} A$$

به راحتی دیده می شود روش ترکیبی بسیار ساده و بهینه است .