**شماره آزمایش : 4**

**عنوان آزمایش : جمع کننده کامل 4 بیتی**

module from(sum, c\_out, a, b, c\_in);

output sum, c\_out;

input a, b, c\_in;

wire s1, c1,c2;

xor (s1, a, b);

and (c1, a, b);

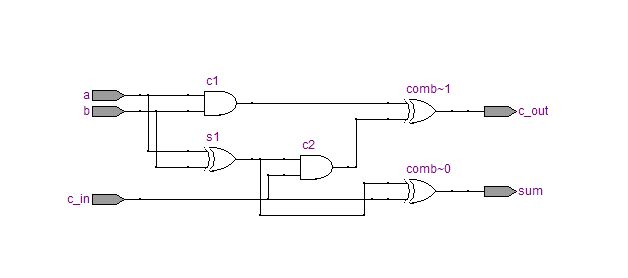
xor (sum, s1, c\_in);

and (c2, s1,c\_in);

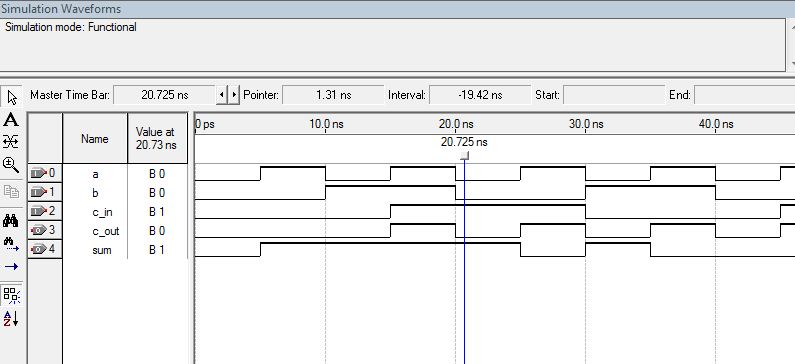
xor(c\_out, c2,c1);

endmodule

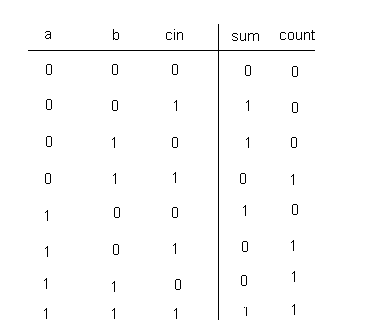
**مدار rtl :**



**سنتز :**

****

**جدول درستی :**

****