**شماره آزمایش : 5**

**قسمت آزمایش : ب**

**عنوان آزمایش : جمع کننده 4 بیتی در سطح جریان داده**

module n(sum,c\_out,a,b,c\_in);

output [3:0]sum;

output c\_out;

input [3:0]a,b;

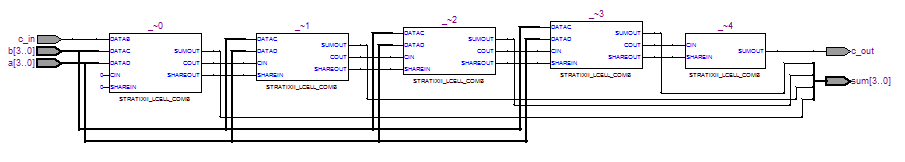
input c\_in;

assign {c\_out,sum}=a+b+c\_in;

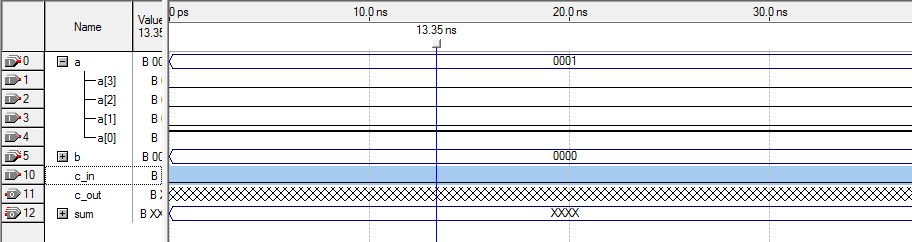
endmodule

SUM و c\_out خروجی مدار و a,b,cin ورودی می باشد ، جمع کننده 4 بیتی را در آزمایش چهار در سطح گیت پیاده سازی کردیم در این آزمایش در سطح جریان داده پیاده سازی شده است ، نتایج هر دو یکی است .

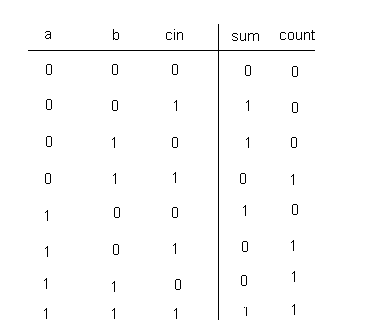
**شکل rtl:**



**سنتز :**

****

**جدول درستی :**

****