**شماره آزمایش : 1**

عنوان آزمایش : مدار AND با استفاده از دو گیت NAND

Module and\_from\_nand(x,y,f);

Input x,y;

Output f;

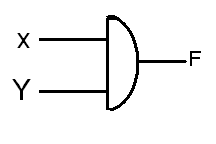
Wire w;

Nand(w,x,y);

Nand(f,w,w);

Endmodule

کد فوق در برنامه quartus به شکل یک گیت and ظاهر می‌شود .



سنتز مدار را مشاهده می‌کنیم :

