

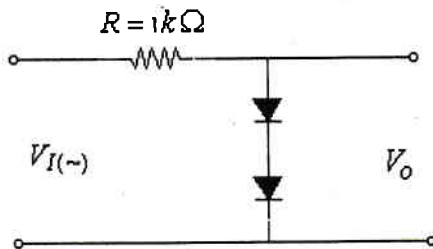
تمرین مدار

گاهی از چند دیود به عنوان برشگر استفاده می‌شود، چون هر دیود دارای ولتاژ بازدارنده 0.7 V است، دو دیود سری شده یک محدودکننده مثبت ایجاد می‌کنند که سطح برش آن $1/4$ ولت است و همچنین چهار دیود سطح برش $2/8$ ولت ایجاد می‌کنند.

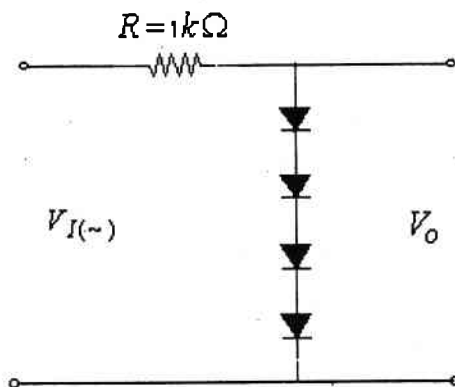
دو مدار زیر را ببینید و نشان دهید که سطح برش مدار دوم دو برابر سطح برش

مدار اول است:

مدار اول:



مدار دوم:



آزمایش ۴

چند برابر کننده‌های ولتاژ

هدف

آشنایی با مدارهای دوبرابر کننده و سه برابر کننده ولتاژ

وسایل آزمایش

اسیلوسکوپ - منبع تغذیه ac - مولتی‌متر (۲ عدد) - بردبرد - دیود $1N4002$ یا $1N4007$ (۲ عدد) - خازن $100 \mu f$ (۳ عدد) - مقاومت‌های $5/6 k\Omega$ ، $4/7 k\Omega$ ، $2/2 k\Omega$ - سیمهای رابط.

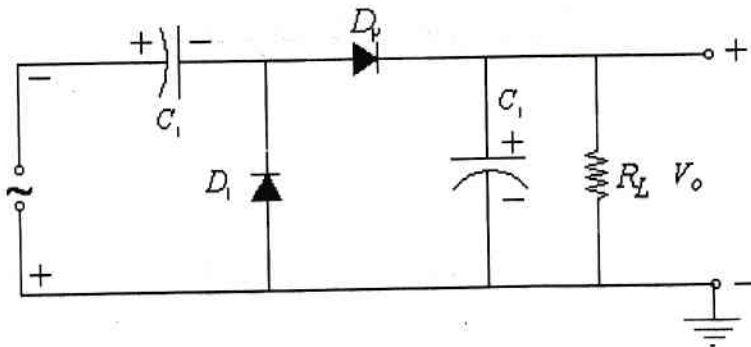
تئوری آزمایش

مدارهای چندبرابر کننده ولتاژ از ترکیب سری دیودها و خازنهای صافی و یا به عبارتی از ترکیب دو یا چند یکسوساز تشکیل می‌شوند که در آنها ولتاژ dc خروجی به میزان چندبرابر مقدار پیک ولتاژ متناوب ورودی (V_m) ایجاد می‌شود. معمولاً در مدارهایی که به ولتاژ بالا ولی جریان کم نیاز باشد، از مدارهای چندبرابر کننده به عنوان منبع تغذیه استفاده می‌شود، و مثلاً در لامپهای اشعه کاتدی (CRT)، در تلویزیون و یا اسیلوسکوپ. همچنین در فلاشر دوربین عکاسی که در زمان کوتاهی از جریان استفاده می‌شود، مورد استفاده قرار می‌گیرند. علت این که برای افزایش ولتاژ از ترانس افزایشده

و سپس یکسوکننده استفاده نمی‌شود این است که با افزایش دور در ثانویه و افزایش کم دستگاه برای مواقعی که به ولتاژ dc زیاد و جریان کم نیاز داریم، از نظر اقتصادی به صرفه نیست.

دوبرابرکننده ولتاژ نیم موج

در مدار دو برابرکننده نیم موج، (شکل ۴-۱)، در نیم سیکل‌های منفی، دیود D_1 در بایاس مستقیم بوده و هدایت می‌کند و دیود D_2 در بایاس معکوس بوده و قطع است، در این

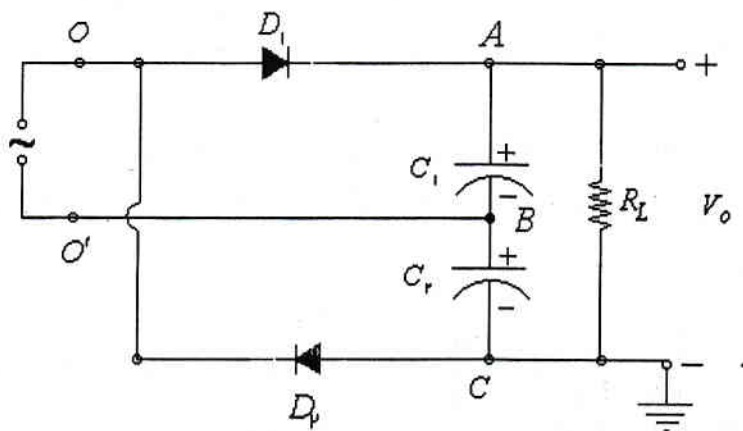


شکل ۴-۱. مدار دوبرابر کننده ولتاژ نیم موج

حالت خازن C_1 ، در حالت ایده‌آل، به مقدار پیک ولتاژ ورودی (V_m) شارژ نمی‌شود. در نیم سیکل مثبت دیود D_1 قطع و دیود D_2 هدایت می‌کند، در این صورت منبع ورودی و خازن به صورت سری باعث شارژ خازن C_2 می‌شوند که پس از گذشت چند سیکل خازن C_2 به میزان $2V_m$ شارژ می‌شود. با قراردادن مقاومت بار R_L مناسب می‌توان ولتاژ خروجی $2V_m$ را در دو سر این مقاومت به دست آورد که به علت پر و خالی شدن متوالی خازن‌ها این ولتاژ خروجی دقیقاً ثابت نیست و ضربان‌هایی دارد. این مدار به این دلیل دوبرابرکننده نیم موج نامیده می‌شود که خازن C_2 فقط در نیم سیکل‌های مثبت شارژ می‌شود و بسامد رپیل (ضربان)، 50 Hz ، است.

دو برابر کننده ولتاژ تمام موج

در مدار دو برابر کننده تمام موج، (شکل ۴-۲)، در نیم سیکل‌های مثبت، دیود D_1 هدایت کرده و در بایاس مستقیم است و خازن C_1 در جهت نشان داده شده شارژ می‌شود و در نیم سیکل‌های منفی دیود D_2 در بایاس مستقیم بوده و هدایت می‌کند و خازن C_2 در جهت نشان داده شده شارژ می‌شود.



شکل ۴-۲. مدار دو برابر کننده ولتاژ تمام موج

در نتیجه در دو سر خازن‌های C_1 و C_2 یا در دو سر مقاومت بار R_L ولتاژ خروجی دو برابر ولتاژ پیک ورودی ($2V_m$) خواهیم داشت. باتوجه به این که در هر نیم سیکل یکی از خازن‌ها در حال شارژ است، مدار را دو برابر کننده تمام موج می‌نامند و در نتیجه بسامد ضریبان برابر 100Hz است. بنابراین نسبت به دو برابر کننده نیم موج راحت‌تر می‌توان موج خروجی را صاف کرد همچنین حداکثر ولتاژ معکوس (PIV)^۱ اعمال شده به هر دیود برابر ولتاژ پیک ورودی (V_m) است، در حالی که حداکثر ولتاژ معکوس اعمال شده به هر دیود در دو برابر کننده ولتاژ نیم موج، ($2V_m$) می‌باشد.

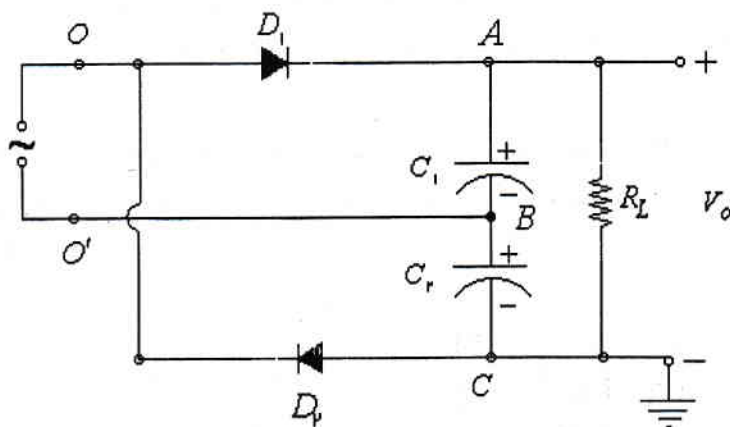
روش آزمایش

الف) با استفاده از منبع تغذیه ac با ولتاژ ۱۲ ولت و دو دیود $1N4002$ یا $1N4007$ و

1. Peak Inverse Voltage

دو برابر کننده ولتاژ تمام موج

در مدار دو برابر کننده تمام موج، (شکل ۴-۲)، در نیم سیکل های مثبت، دیود D_1 هدایت کرده و در بایاس مستقیم است و خازن C_1 در جهت نشان داده شده شارژ می شود و در نیم سیکل های منفی دیود D_2 در بایاس مستقیم بوده و هدایت می کند و خازن C_2 در جهت نشان داده شده شارژ می شود.



شکل ۴-۲. مدار دو برابر کننده ولتاژ تمام موج

در نتیجه در دو سر خازن های C_1 و C_2 یا در دو سر مقاومت بار R_L ولتاژ خروجی دو برابر ولتاژ پیک ورودی ($2V_m$) خواهیم داشت. باتوجه به این که در هر نیم سیکل یکی از خازن ها در حال شارژ است، مدار را دو برابر کننده تمام موج می نامند و در نتیجه بسامد ضربان برابر 100Hz است. بنابراین نسبت به دو برابر کننده نیم موج راحت تر می توان موج خروجی را صاف کرد همچنین حداکثر ولتاژ معکوس (PIV)^۱ اعمال شده به هر دیود برابر ولتاژ پیک ورودی (V_m) است، در حالی که حداکثر ولتاژ معکوس اعمال شده به هر دیود در دو برابر کننده ولتاژ نیم موج، ($2V_m$) می باشد.

روش آزمایش

الف) با استفاده از منبع تغذیه ac با ولتاژ ۱۲ ولت و دو دیود $1N4002$ یا $1N4007$ و

1. Peak Inverse Voltage

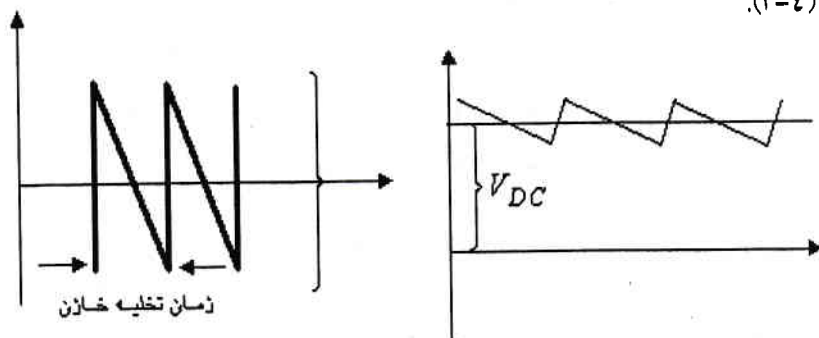
دو خازن با ظرفیتهای هر یک برابر $100\mu f$ و مقاومت بار $2/2k\Omega$ مدار شکل ۴-۲، را بر روی برد ببندید و آزمایشهای زیر را انجام دهید.

۱- با استفاده از مولتی متر دیجیتالی، جریان I_L ، V_L ، (dc-V) و ولتاژهای دو سر خازنهای C_1 و C_2 را اندازه بگیرید.

۲- ولتاژ این دو نقطه A و C را به وسیله مولتی متر دیجیتالی (dc-v) اندازه بگیرید و آن را با V_{AC} و V_{rms} ورودی بین دو نقطه O و O' مقایسه کنید.

۳- مقدار V_{dc} بین دو نقطه A و C را به ازای مقاومتهای $R_L=10K\Omega$ و $R_L=\infty$ تعیین کنید.

۴- نقطه B را به زمین متصل کنید و اسیلوسکوپ را به دو نقطه A و B وصل کنید و بسامد ضربان دو سر خازن C_1 را اندازه بگیرید و شکل موج تقریبی را رسم کنید. شکل (۴-۳).



شکل ۴-۳. V_{dc} و V_{ac} و تعیین ضریب ضربان

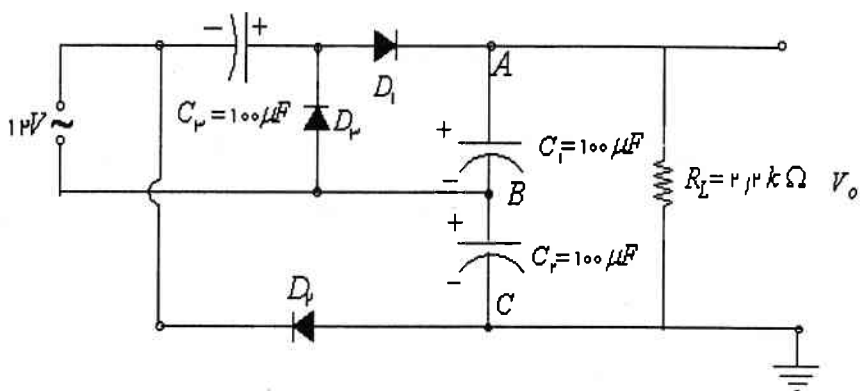
۵- نقطه C را به زمین متصل کنید و اسیلوسکوپ را به دو نقطه B و C اتصال داده و مقدار ضربان دو سر خازن C_2 را اندازه بگیرید و شکل موج تقریبی را رسم کنید.

۶- نقطه C را به زمین متصل کنید و اسیلوسکوپ را به دو نقطه A و C وصل کنید و مقدار ضربان را به دست آورید و شکل موج تقریبی را رسم کنید.

۷- مقاومت $4/7k\Omega$ یا $5/6k\Omega$ را با مقاومت بار موازی کنید و جریان مدار I_L و ولتاژ بار V_L را اندازه گیری کنید.

ب) از ترکیب دو مدار دوبرابرکننده نیم موج و دو برابرکننده تمام موج می توان یک مدار سه برابرکننده تمام موج ساخت، مدار شکل ۴-۴ را بر روی بردبرد ببندید و

ولتاژهای بین نقاط A و B، B و C، C و A را اندازه بگیرید و $V_{ac(00')}$ را با $V_{dc(AC)}$ مقایسه کنید.



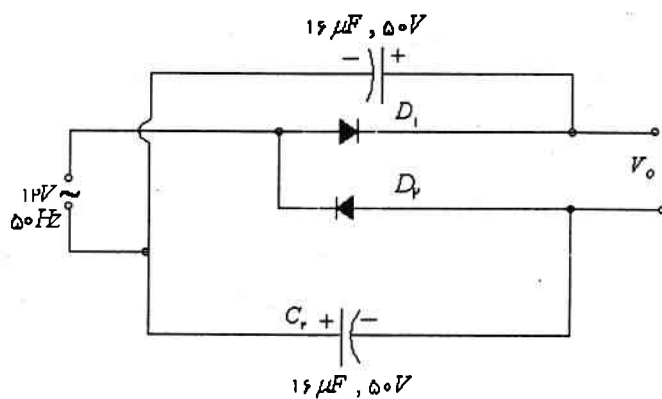
شکل ۴-۴. مدار سه برابرکننده ولتاژ

پرسش

۱- آیا بهتر نیست برای افزایش ولتاژ، به جای مدارهای چند برابرکننده ولتاژ، از ترانس استفاده کنیم و سپس با یکسو کردن ولتاژ ثانویه ترانس ولتاژ چند برابر به دست آوریم؟

تمرین مدار

۱- مدار زیر را بر روی برد ببندید و ولتاژ AC ورودی را با ولتاژ DC خروجی مقایسه کنید.



۲- با استفاده از یک دیود یکسوساز معمولی و استفاده از ولتاژ متناوب ۲۴ ولتی، مطابق شکل زیر، یک لامپ ۱۲ ولتی را روشن کنید.

